

12W

DC/DC  
BIM-MODUL  
DIL 24

# BIM12 - DIL24

12W, 2:1 Regulated Single &amp; Dual output Converter, High Power Density



POWER  
HN

<b>Besondere Merkmale</b>
Weiter 2:1 Eingangsspannungsbereich
komplett in SMD Technologie
Isolationsspannung 1.6KVdc
hoher Wirkungsgrad (bis zu 91%)
dauerhaft Kurzschlußfest
Strombegrenzung
Überspannungsschutz
Kontroll-Pin Ein/Aus
keine Mindestlast erforderlich
Geringer Eingangsstrom ohne Last
Soft Start
Hohe Leistungsdichte
RoHS 2002/95/EC konform
DIL 24 Metall-Gehäuse

<b>Features</b>
Wide 2:1 Input Range
Full SMD Technology
1.6KVdc Isolation
high Efficiency (up to 91%)
Continuous Short Circuit Protection
Over Current Protection (8)
Over Voltage Protection (9)
Remote On/Off Control (10)
No Minimum Load Required
Low No Load Input Current
Soft Start
High Power Density
RoHS 2002/95/EC conform
DIL 24 metal case

<b>Technische Daten</b> (bei 25°C Umgebungstemperatur, Nennspannung und Volllast)
---

<b>Specification</b> (at 25°C ambient temperatur, nominal input voltage and full load)
--

<b>Eingangsdaten</b>
Nennspannungen
Spannungsbereiche
Anlaufzeit
EingangsfILTER
Eingangstrom (o./m. Last)
reflektierter Eingangs-Ripple-Strom
Kontroll-Pin Ein/Aus (Positive Logik)

<b>Input Specifications</b>
Input voltages
Voltage ranges
Start up Time
Input filter
Input Current (w.o./full Load)
Input Reflected Ripple Current (7)
Remote On/Off Control (10)

12 / 24 / 48
9-18 / 18-36 / 36-75
typ. 20ms (nominal Vin & const. resist. load)
Pi type
siehe Tabelle / see table
typ. 20mA pk-pk
OFF: 3 ... 12Vdc or open circuit
OFF: 0 ... 1.2Vdc or short circuit Pin2/3
OFF: idle current 5mA, typ.

<b>Ausgangsdaten</b>
Regelabweichung
Eingangsregelung
Lastregelung ( $I_o = 0-100\%$ Last)
Regelgenauigkeit von Dual-Ausgängen
Restwelligkeit
Überspannungsschutz
Strombegrenzung
Kurzschlußfestigkeit
Temperaturkoeffizient
Kapazitive Last
Ausregelzeit von Transienten
Regelabweichung bei Transienten

<b>Output Specifications</b>
Voltage accuracy
Line regulation
Load regulation ( $I_o = 0-100\%$ load)
Cross regulation at dual outputs (1)
Ripple & Noise (2)
Over Voltage Protection (9)
Output [V]: 3.3 / 5 / 12 / 15 / ±12 / ±15
Over Current Protection (8)
Short Circuit Protection
Temperature Coefficient
Capacitive Load (3)
Transient Recovery Time (4)
Transient Response Deviation (4)

typ. ±1.2%
±0.5% max.
±0.5%, max. (Single), ±1.0%, max. (Dual)
±5% max.
85mV p-p max.
by Zener diode clamp
3.9 / 6.2 / 15 / 18 / ±15 / ±18 [V]
typ. ±150% of full Load
dauerhaft / continuous (auto recovery)
±0.02%/°C
siehe Tabelle / see table
typ. 250µs
±3%, max.

<b>Allgemeine Daten</b>
Leistung
Wirkungsgrad
Isolationsspannung (über 3 Sek. getestet)
Isoaltions- Widerstand-/Kapazität
Schaltfrequenz
Luftfeuchtigkeit
kalkulierte Zuverlässigkeit MTBF

<b>General Specifications</b>
Power
Efficiency
Isolation voltage (tested over 3 Sec.)
Isolation Resistance / Capacitance
Switching frequency
Humidity
Calculated reliability MTBF

Fortsetzung auf Seite 2

to be continued on page 2

**12W  
DC/DC  
BIM-MODUL  
DIL 24**

### Allgemeine Daten

Fortsetzung von Seite 1

### General Specifications

to be continued from page 1

**M E M O :**

Betriebstemperatur	Operating Temperature	-40°C ... +85°C (see derating curve)
Maximale Gehäusetemperatur	Maximum Case Temperature	-40°C ... +60°C at 100% Load
Kühlung	Cooling	100°C
Lagertemperatur	Storage Temperature	Luftkühlung / Air Convection
Löttemperatur	Soldering Temperature	-40°C ... +125°C
Gehäusematerial	Case material	260°C max. (1.5mm from case, 10 sec. max.)
Abmaße [mm] / Gewicht [g]	Dimension [mm] / Weight [g]	Nickel-coated Copper
Sicherheitsstandard	Safety Standard	31.75*20.32*10.16 / 18
EMV-Eigenschaften	EMC Specifications	erfüllt / comply EN 60950-1 EN 55022 Class A (5) EN 61000-4-3/6/8 Criteria A EN 61000-4-2/4/5 Criteria B (6)

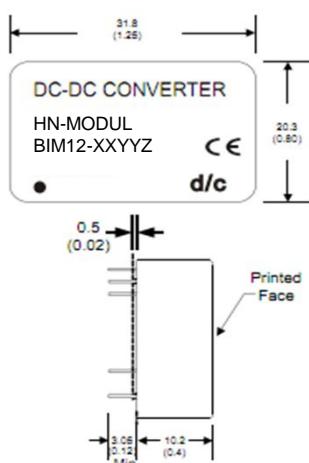
### Aufbau Artikel-Nr. / Part Number Structure

Aufbau Artikel-Nr. Part Number Structure	<b>BIM</b>	<b>12</b>	-	<b>XX</b>	<b>YY</b>	<b>Z</b>	-	<b>DIL24</b>	Beispiel: Example:
	Serie	Watt		Input voltage	Output	Z=S Single Z=D Dual		Case style	BIM12-4815S-DIL24 BIM12-4815S-DIL24

### Bestell-Informationen / Order Information

Model No.	Input voltage Voltage Range [Vdc]	Input Current No Load [mA]	Input Current Full Load [mA]	Output Voltage [Vdc]	Output Current Min. Load [mA]	Output Current Full Load [mA]	Efficiency @ Full Load [%]	Capacitive Load (4) [μF]
BIM12-1203S-DIL24	9-18	15	1146	3.3	0	3500	87	2000
BIM12-1205S-DIL24	9-18	15	1163	5	0	2400	89	2000
BIM12-1212S-DIL24	9-18	15	1149	12	0	1000	90	430
BIM12-1215S-DIL24	9-18	15	1149	15	0	800	90	300
BIM12-2403S-DIL24	18-36	15	573	3.3	0	3500	87	2000
BIM12-2405S-DIL24	18-36	15	581	5	0	2400	89	2000
BIM12-2412S-DIL24	18-36	15	575	12	0	1000	90	430
BIM12-2415S-DIL24	18-36	15	575	15	0	800	90	300
BIM12-4803S-DIL24	36-75	15	283	3.3	0	3500	88	2000
BIM12-4805S-DIL24	36-75	15	291	5	0	2400	89	2000
BIM12-4812S-DIL24	36-75	15	294	12	0	1000	88	430
BIM12-4815S-DIL24	36-75	15	291	15	0	800	89	300
BIM12-1212D-DIL24	9-18	15	1149	±12	0	±500	90	±200
BIM12-1215D-DIL24	9-18	15	1136	±15	0	±400	91	±120
BIM12-2412D-DIL24	18-36	15	575	±12	0	±500	90	±200
BIM12-2415D-DIL24	18-36	15	562	±15	0	±400	91	±120
BIM12-4812D-DIL24	36-75	15	294	±12	0	±500	88	±200
BIM12-4815D-DIL24	36-75	15	291	±15	0	±400	89	±120

### Gehäuse-Form / Package Style

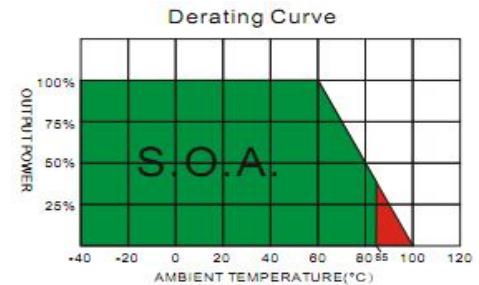


### Pinbelegung / PinConnections

Pin	Single	Dual
2	-V Input	-V Input
3	-V Input	-V Input
9	N.P.	Common
11	N.C.	-V Output
14	+V Output	+V Output
16	-V Output	Common
22	+V Input	+V Input
23	+V Input	+V Input

**24 Pin DIL Package**  
**Nickel-Coated Copper**

Notes: All dimensions are typical in millimeters ( inches ).  
 1. Pin diameter: 0.5 ±0.05 ( 0.02 ±0.002 )  
 2. Pin pitch tolerance: ±0.35 ( ±0.014 )  
 3. Case Tolerance: ±0.5 ( ±0.02 )

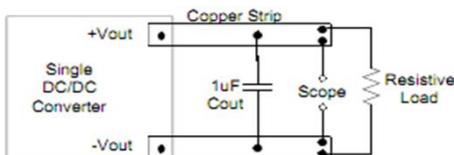


- Bemerkungen / Remarks**
1. Wird ein Ausgang mit 25% bis 100% belastet und der andere mit 100%, dann beträgt die Regelgenauigkeit beider Ausgangsspannungen  $\pm 5\%$ .
  2. Maximalwert bei Nenneingangsspannung. Gemessen mit 20MHz Bandbreite und einem  $1.0\mu\text{F}$  Keramikkondensator.
  3. Geprüft bei minimaler Vin und konstanter ohmscher Belastung.
  4. Geprüft bei normaler Vin und 25%-igem Lastwechsel ( $75\%-50\%-25\%$  des Io).
  5. Die Eingangsfilter (C1, L) dienen zur Einhaltung der Emissionenansforderungen an den Wandler.
  6. Ein externer Siebkondensator ist erforderlich, wenn der Wandler die EN61000-4-5 erfüllen soll.
  1. One load is 25% to 100% load, the other load is 100% load, the output voltage variable rate is within  $\pm 5\%$ .
  2. Maximum value at nominal input voltage. Measured with 20MHz bandwidth and  $1.0\mu\text{F}$  ceramic capacitor.
  3. Tested by minimal Vin and constant resistive load.
  4. Tested by normal Vin and 25% load step change ( $75\%-50\%-25\%$  of Io).
  5. Input filter components (C1, L) are used to help meet conducted emissions requirement for the module.
  6. An external filter capacitor is required if the module has to meet EN61000-4-5.

**M E M O :**

**Meßbedingungen / Test configurations**

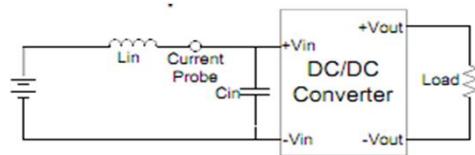
Ripple/Noise Messung /  
Ripple/Noise measurement (2)



Ripple/Noise gemessen mit 20MHz Bandbreite und einem  $1.0\mu\text{F}$  Keramikkondensator über die Ausgangspins.

Ripple/Noise measured with 20MHz bandwidth and  $1.0\mu\text{F}$  ceramic capacitor across output rails.

Messung Reflektierter Eingangs-Ripple-Strom /  
Input reflected ripple current measurement (7)



Reflektierter Eingangs-Ripple-Strom gemessen nach einer Induktionsspule Lin ( $12\mu\text{H}$ ) an +Vin und einer Kapazität Cin ( $47\mu\text{F}$ ) an den Vin's.

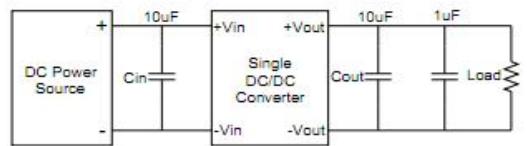
Measured Input reflected ripple current with a simulated source inductance Lin of  $12\mu\text{H}$  on +Vin and a source capacitor Cin ( $47\mu\text{F}$ ) across the input.

**Entwurfs- & Eigenschaften Konfiguration / Design & Feature configurations**

**Reduzierung von Ripple & Noise am Ausgang / Output Ripple & Noise Reduction (2)**

Um Ripple und Noise zu reduzieren, empfiehlt es sich, an den Wandler-Ausgang einen Elektrolytkondensator ( $10\mu\text{F}$ ) und einen Keramikscheibenkondensator ( $1\mu\text{F}$ ) anzuschließen.

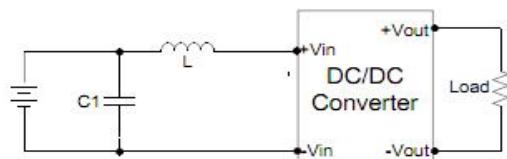
To reduce ripple and noise, it is recommended to use a  $1.0\mu\text{F}$  ceramic disk capacitor and a  $10\mu\text{F}$  electrolytic.



**Eingangsfilter / Input filter components (5 & 6)**

Die Eingangsfilter (C1, L) dienen zur Einhaltung der Emissionenansforderungen an den Wandler. (5)

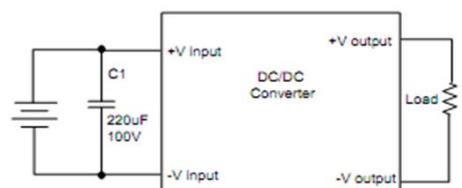
The input filter components (C1, L) are used to help meet conducted emissions requirement for the module. (5)



C1	L
$100\mu\text{F}, 100\text{V}$	$12\mu\text{H}$
$100\mu\text{F}, 100\text{V}$	$12\mu\text{H}$
$100\mu\text{F}, 100\text{V}$	$12\mu\text{H}$

Soll der Wandler die EN61000-4-4 und EN61000-4-5 erfüllen, ist ein externer Siebkondensator erforderlich. Empfohlener Filterkondensator:  
Nippon Chemi-Con KY Serie  $220\mu\text{F}/100\text{V}$ .

If the module has to meet EN61000-4-5 and EN61000-4-5 an external input filter capacitor is required. Suggested filter capacitor:  
Nippon chemi-con KY series,  $220\mu\text{F}/100\text{V}$ . (12)



EFT/Surge (12)

Diese Komponenten sollten so dicht wie möglich am Wandler platziert werden; um die Störstrahlung zu verringern sollten alle Leiterbahnen möglichst kurz sein.

These components should be mounted as close as possible to the module; and all leads should be minimized to decrease radiated noise.

### Überlastschutz / Over Current Protection (8)

Der Wandler verfügt über eine interne Überlastschutzschaltung, die für eine unbegrenzte Dauer eines Überlastzustand am Ausgang den Strom begrenzt. Wenn der Ausgangsstrom den OCP-Sollwert übersteigt, wird der Wandler automatisch heruntergefahren (hiccup). Der Wandler versucht, neu zu starten, nachdem er heruntergefahren ist. Liegt die Überlast noch vor, wird der Wandler wieder ausgeschaltet.

The module includes an internal over current protection circuit, which will endure current limiting for an unlimited duration during output over load condition. If the output current exceeds the OCP set point, the module will shut down automatically (hiccup). The module will try to restart after shut down. If the over load condition still exists, the module will shut down again.

### Überspannungsschutz / Over Voltage Protection (9)

#### M E M O :

Der Wandler enthält eine interne Überspannungsschutzschaltung für den Ausgang, die die Spannung an den Ausgangspins überwacht. Übersteigt die Spannung den Überspannungssollwert, dann aktiviert der Wandler den Regelkreis der internen Schaltung, um die Ausgangsspannung abzuschalten.

The module includes an internal output over voltage protection circuit, which monitors the voltage on the output terminals. If this voltage exceeds the over voltage set point, the module will activate the control loop of internal circuit to clamp the output voltage.

### Wandler per CTRL ein-/ausschalten / CTRL Module On/Off (10)

Der Wandler kann durch einen externen Stromkreis zwischen den Pins CTRL und -Vin dynamisch ein- und ausgeschaltet werden. Hohe Logikpegel schalten ihn ein, niedrige Logikpegel schalten ihn aus. Als Schalter eignen sich mechanische Relais oder open-collector/open-drain Ansteuerungen. Wird die CTRL -Funktion nicht genutzt, sollte das CTRL-Pin offen bleiben.

The converter can be switched on and off dynamically by an external electric circuit between the pins CTRL and - Vin. A high logic level switches it on; a low logic level switches it off. As switches are suitable mechanical relays or open collector/open drain control circuits. If the CTRL function is not used, the CTRL pin should remain open.



Prinzschaltbild / Circuit diagram example